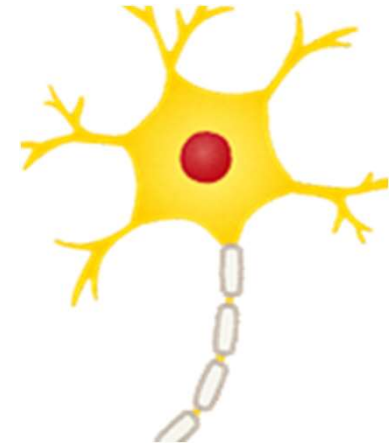


薄膜デバイスとニューロモーフィック システムの研究・調査



企画概要

抵抗変化型メモリ、STDP、ショットキー+メモリスタ+キャパシタ、TFT・強誘電体の研究を行います

NAISTインターンシップに参加

ニューロモーフィックシステムの研究をします

台湾国立成功大学インターンシップに参加

薄膜デバイスの回路シュミレーションの研究をします