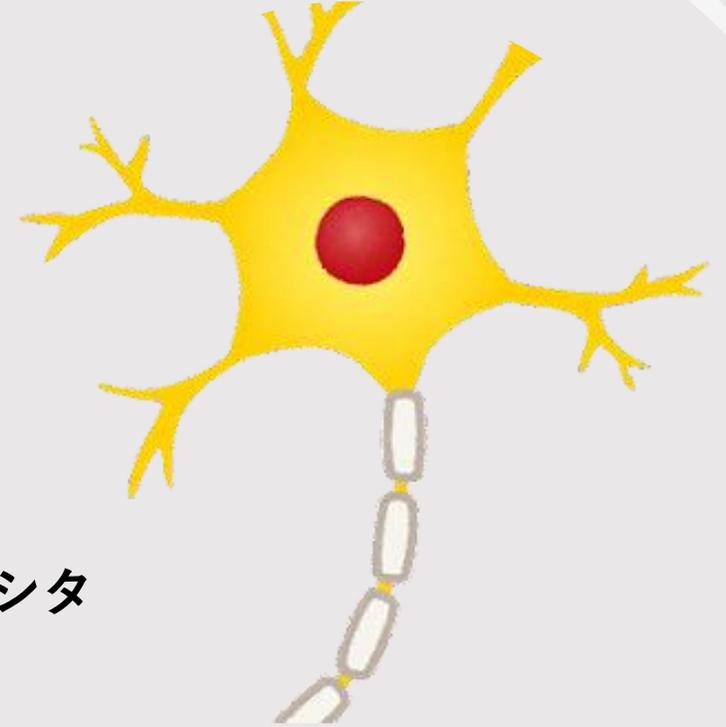


薄膜デバイスとニューロモーフィックシステムの研究・調査



企画概要

- ・ 抵抗変化メモリ、STDP、メムキャパシタ、メモリスタ+キャパシタ
TFT・強誘電体、薄膜評価の研究を行います
- ・ グローバル人材育成の活動に参加します
- ・ NAISTインターンシップ、台湾国立成功大学インターンシップに行きます